# This Page Is Inserted by IFW Operations and is not a part of the Official Record

## BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problems Mailbox.

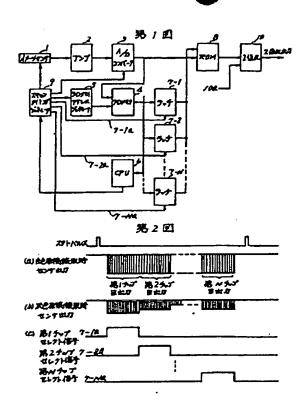
### Title of the Prior Art

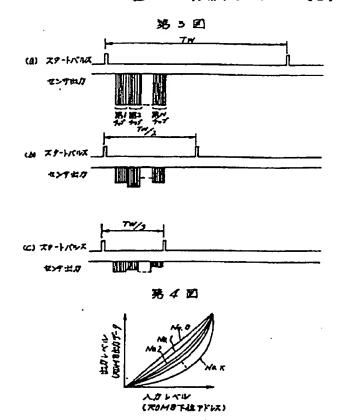
Japanese Published Patent Application No. Hei.2-254864

Date of Publication: October 15, 1990

## Concise Statement of Relevancy

This publication discloses an image input apparatus provided with an image input sensor comprising plural image sensors, which measures gamma characteristics of respective sensors, thereby compensating differences in the gamma characteristics between the respective sensors.





あけって 売2チェア

#### @日本国特許庁(JP)

## @ 公 開 特 許 公 報 (A) 平2-254864

SInt. Cl. 5

識別配号

厅内整理番号

❸公開 平成2年(1990)10月15日

H 04 N 1/40 G 06 F 15/64 101 E 400 E 6940-5C 8419-5B

審査請求 未請求 請求項の数 3 (全5頁)

❷発明の名称

イメージ入力装置

**纽特 顧 平1-75128** 

**20**出 **20** 平1(1989)3月29日

@発明者 上村

女好 朗

愛知県尾張旭市晴丘町池上1番地 株式会社日立製作所旭

工場内

砂発 明 者 加 納

光 成

爱知県尾張旭市晴丘町池上1番地 株式会社日立製作所旭

工場内

切出 顋 人 株式会社日立製作所

東京都千代田区神田駿河台4丁目6番地

O代 理 人 弁理士 小川 勝男 外1名

#### 明神神

- 1. 是明の名称 イメージ入力装置
- 2、特許請求の範囲
  - 1. 複数個の半導体チップより構成されるイメージセンサを有するイメージ入力数置においてされるでは、前記イメージをというのスキャン周期を変化にさせる手段と、受光量一定の下に前型の変化に対するを立ち出力を前正由線に基づいても記憶である。 出力を前記値には、前記を取り前記はかり、前記値に由線に基づいてもいません。 は力を前記を表するイメージ入力数置。
  - 2. 前記センサ出力を算記スキャン周期を変化させることにより複数点求め、補関アルゴリズムを用いて補正由線を算出することを特徴とする特許請求の範囲第1項記載のイメージ入力装置。
  - 3. 複数個の半導体チップより構成されるイメージセンサを有するイメージ入力装置において、 前記イメージセンサのスキャン周期を変化させ

る手段と、受光量一定の下に前記周期変化に対するセンサ出力を前記チップごとに競取り前記センサ出力の2位化スライスレベルを補正するガンマ補正曲線を算出する手段と、前記補正曲線に基づいて前記センサ出力の2位化スライスレベルを前記チップごとに補正する手段とを投けたことを特徴とするイメージ入力装置。

#### 3.発明の詳細な説明

[遊媒上の利用分野]

本 発明はデスク・トップ・パブリシング等に用いるイメージスキャナにおける中国調画像の入力 特性を富品質化する技術に関するものである。

〔従来の技術〕

イメージ入力装置に用いるイメージセンサとしては管理、半導体各種のものが用いられているが、いずれも受光量とセンサ出力は完全に1対1に対応せず、従来よりガンマ特性の名称で呼ばれる受光量とセンサ出力の間の非直線関係が存在していた。このガンマ特性は同一種類のセンサ、同一品種のセンサでも個々の部品に多少異なる性質があ

本件に関するイメージセンサ技術としては例えば特別昭61-161580号公報等がある。

( 飛明が解決しようとする課題)

従来技術には上記のような問題点があった。 発明の目的は複数イメージセンサ親子より提成さ

ベルを扱わす白紙および各中間面を扱わす灰色の 用紙を波ませるのが一般的であるが、本発明では 英雄となる反射板を基準となるスキャン周期で説 み取ることにより白レベルに対応する基準出力を 得る。中間調に相当する光量の変化を与えるには イメージセンサ出力が受光量。×スキャン周期(館 光時間)に対応することを利用し、受光量の変化 を与えるかわりにスキャン周期の変化を与える。 好えば 1 / 2 の光量を与えるのに相当するセンサ 出力は、光量を同じにしてスキャン周期を1/2 にすることにより得られる。この現象を利用する ことにより1/aの光量時のセンサ出力を周期を 1/cにして得ることができる。このようにして、 基準となる白レベルに対応するセンサ出力と中間 調に対応するセンサ出力を得ることができ、これ らのデータをもとに各イメージセンサ岩子ごとに ガンマ越正曲線を算出する。

#### (作用)

本発明の特徴とするイメージセンサのスキャン
周期の変更による等価的な光量変化機能は集積回

れるイ、一ジ入力装型における個々のイメージセンサの持つガンマ特性の差により均一な中間調理像入力時に個々のセンサ出力に差を生ずる函数の低下を改善することにある。特にガンマ特性の補正を行なうにあたり、実際に中間調測度の原稿を確ませることなく、本来の原稿函像入力に先立ち自動補正を行なうことを目的とする。

#### (課題を解決するための手段)

イメージ入力装置に用いられるイメージセンサの持つガンマ特性を補正する方法として、本売明は本来の原稿の直像入力に先立ち、使用される複数イメージセンサ来子各々のガンマ特性が認定できるようにする回路およびプログラムを用常することにあり、これらにより各々のイメージセンサに対応する補正曲線を割り出し、対応づける。

実際の領景の画像データ入力時は各々のイメージセンサ出力を補正曲線を通して正規化することにより、中間調画像を入力した場合でも均一なデータとして入力が可能になる。

ガンマ特性の測定には本来基準となるべき白レ

島 および簡単なソフトウェアプログラムより構成 される。スキャン周期はカウンタ母弟を用い、塩 準周期および1/6周期に相当する周期を発生す る。カウンタは通常デジタル量のカウンタを用い 1/aに相当する量としてN/M (M, Nは整数) となる値を実現する。N,Mを大きい値とすれば N/Mは限りなく1/aに近づけられる。N. M の選定により1/αに相当するスキャン周期を作 成することにより、イメージセンサは1ノaの光 量に数定できたことになり、イメージセンサ出力 をA/D変換することにより、光量がI./aとな ったことに相当するセンサ出力値が求まる。aの 篦(実際にはM, Nの値)を数点取ることにより、 該当するセンサの巡合するガンマ特性をソフトウ。 エアプログラムが決定する。このガンマ特性を描 正する曲線をソフトウエアプログラムが算出し、 メモリ回路中に用意する。このメモリ内植正曲級 を用いることにより、各イメージセンサ君子の持 つガンマ特性は補正され、中間異菌鱼入力時にも 全イメージセンサ素子が同一の出力を出すように

なる.

(实施例)

以下、本発明の一実施例について図面を用いて 説明する。

第1回において、1は複数チップより収るイメ ージセンサ(密導、航少いづれのタイプでも可)、 2はイメージセンサ出力を増幅するアンプ、3は アンプ2の出力をAノD変換するAノDコンバー タ、4はイメージセンサ1の1スキャン分の出力 をA/Dコンパータ3によりA/D変換した出力 を記憶するラインメモリ、5はA/Dコンパータ 3の出力をラインメモリ4に書込む時のアドレス をジェネレートするラインメモリフドレスジェネ レータ、6はラインメモリ4の内容の演算処理お よびガンマ補正曲線の選択を行うプロセッサ(C PU)、7-1~7-Nはガンマ補正曲線の番号 をCPU6からセットされるラッチ、 8 はラッチ 7-1~7-Nまでの出力によりイメージセンサ 出力をガンマ補正するためのリードオンリメモリ (ROM)、9はイメージセンサ1のスキャン周

め、チップ間で飲益が発生する。 この 段差の発生 は、読取譲度がセンサチップ毎に異なることを意 味する。なお、第2回は、複数センサチップの出 カをシリアルに出力させあたかも1チップのセン サの様に動作させる場合の様子を示した頃である。

期の設定、ラインメモリアドレスジェネレータ5への閩溝クロックの出力、A/Dコンバータ3への変換クロックの出力、ラッチ7ー1~7-Nへの出力イネーブル信号の出力を行うスキャンタイミングジェネレータ、10はROM8によりガンマ裕正された多値データを2値化する2位化回路である。

次に本実施例の動作を第1回〜第5回により説明する。

まず最初に第2回に示すように、センサ1の各 チップの感度特性(ガンマ特性)の違いにより読 取過度がチップ係に変化する原因について説明す る。第2回(a)は、白色原稿に取けのセンサ出 カ(アンプ出力)を示す。通常は本状態の時にア ップ2のゲインをチップ毎に変化させ、全てのチ ップの出力レベルを一致させる様調節するため、 センサ1の出力(アンプ2出力)は平坦になる。 第2回(b)はこのような調整の独中間調(反色) の原稿を読ませた時のセンサ1の出力(アンプ2 出力)であり、各チップ毎に感度特性が異なるた

同間を変化させることによりセンサの感度特性 を知ることが出来ることを示している。

次に第1回に示すイメージ入力装置の動作につ いて第4図も参照しながら説明する。最初にスキ ャンタイミングジェネレータ 8 がイメージセンサ 1のスキャン周期をTox(ToxくTo)に設定し、 A/Dコンパータ3によりディジタル入力変換し たデータをラインメモリ4に昔き込む。なお、上 記動作の前に、据2回で説明した様に、スキャン 周期で⊌の時にアンプ2のゲイン調整によりセン .. .サの出力レベル(アンプ2の出力レベル)は同一 レベルになる様に調整されているものとする。そ の後、CPU6によりラインメモリ4の内容を放 み出し、各センサチップ毎にデータを決められた 数だけサンプリングし、サンプリングデータの平 均をチップ毎に求めることにより、各チップの出 カレベルを求める。次にスキャンタイミングジェ ネレータ9は、イメージセンサ1のスキャン周期 & Tax. Tax ... Tax (Tax ... < Tax < Tax < Tax に、設定して上記と同じ処理を行い、 各スキャンタ

イミングに対うっセンサ出力レベルを求め、セン サチップ毎の嘘度特性を求める。なおスキャン同 期の設定は、CPU6からの創御信号により行う。 この後CPUは、この感度特性より、この感应特 性を補正する曲線を第4回に示す曲線の中から選 びこの曲線の番号を2進数でラッチ7-1~7-Nに出力する(1~Nはセンサチップ番号に対応 する。)。 ラッチフー1~フードの出力は感度組 正雌雄を内蔵したROM8の上位アドレスにワイ ヤードORして接続されており、その出力は、鉱 2 図 ( c ) に示すスキャンタイミングジェネレー タタからのチップセレクト信号7-1a.7-2 a…7~Naにより、順次イネーブルにされる。 またROM8の下位アドレスにはA/Dコンパー タ3の出力が接続されており、 彦皮福正首のデー タが入力される。以上により、各センサチップ低 の感度補正を行い、中間調系精能取時において、 第2図(b)に示す様なセンサ出力レベルの良益 もなくすことができ、チップ毎の競取減度を同じ 示さすることができる。

センサとして内蔵することにより、イメージセン サ内部で上記補正が可旋となり、中間調原構放攻 時、センサ出力レベルを同じにすることが可能と なる。

#### (発明の効果)

本発明によれば、個々のイメージセンサの態度 特性を補正できるので、中間調原務競政時、各セ ンサの練取濃度が同一になり、個質の低下を改善 する効果がある。またセンサ感度特性の補正を行 うにあたり、実際に中間調原務を放ませる必要が ないため、操作性が大きく向上する効果がある。

#### 4. 図面の簡単な説明

第1 図は本発明の一実施例を示す構成図、第2 図は中間調原稿線取時のセンサ出力を示す図、第 3 図はスキャン同類とセンサ出力の関係を示す図、 第4 図はセンサ感度特性の補正曲線を示す図、第 5 図はセンサ出力とスライスレベルの関係を示す 図である。

1 …イメージセンサ, 2 …アンプ. 3 … A / Dコンパータ, 4 … ラインメモリ, 5 … ラインメモリ

以上に、本発明の一変施例であるが、他の実施例として上記方法により補正データを複数点求め、上記CPU6でプログラム例例の下に補間アルゴリズムにより補正曲線を作成し、この補正曲線をRAM等のメモリに記憶させ、ROM8の代わりにこのRAMを使用すれば、あらかじめROMの中に補正曲線を用掌しなくてもセンサ出力の補正が可能になる。

また上記実施例は、 補正助線をセンサチップ係 に切り替えてセンサ出力レベルが同一レベルになる機に補正をした後、 2 包化回路 1 0 で全センサチップの出力に対し 四一スライスレベル 1 0 a で 2 包化しているが、逆にセンサ出力レベルを補正するのではなく、 上配実施例と同一の方法でスライスレベル 1 0 a の補正曲線を作成し、 上記スライスレベル 1 0 a の補正曲線を手ップ毎に切替えることにより、上記実施例と同様の効果を持ることができる。

さらに、イメージセンサIの代りに第1回で 2 個化回路10を除いた部分全てを1つのイメージ

アドレスジェネレータ, 6 ··· C P U, 7 - 1 ~ 7 ード ··· ラッチ, 8 ··· R O M, 9 ··· スキャンタイミ ングジェネレータ, 10 ··· 2 彼化回路

**FRID**